



修正 REVISION		日期 DATE	设计公差 TOLERANCE	ARTICLE Multi-Port PCB Jacks
			±0.10	DWG NO. 302204ST
			±0.25	UNIT mm
			±0.38	SCALE 2/1
			±0.50	SHEET 1/1
				REV. A
Bomar Interconnect				
DR.	CHD.	APPL.		